## PATENT ABSTRACTS OF JAPAN

(11)Publication number:

06-078212

(43) Date of publication of application: 18.03.1994

(51)Int.CI.

H04N 5/262 H04N 5/225

(21)Application number: 04-226888

(71)Applicant: HITACHI LTD

(22)Date of filing:

26.08.1992 (72)Invento

(72)Inventor: IURA NORIYUKI

**IMAIDE TAKUYA** 

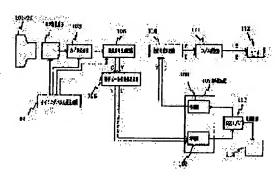
**KINUGASA TOSHIRO** 

## (54) IMAGE PICKUP DEVICE

#### (57)Abstract:

PURPOSE: To provide an image pickup device capable of easily generating a digital video signal with sampling frequency standardized by using a general image pickup element, and easily performing connection with a digital recorder such as a digital transmission system for a video telephone. etc., and a digital VTR.

CONSTITUTION: The frequency of the horizontal scanning pulse of an image pickup element 102 is set at a frequency higher than that of an ordinary horizontal scanning pulse regulated from the effective number of picture elements and the horizontal scanning period of the image pickup element 102, and also, it is set at the frequency of integer times the standardized sampling frequency f1, and only a horizontal direction can be expanded to f/fo times by using an electronic zoom signal processing circuit 106, thereby, a video signal fitted in the input specification of an encoder 107 to perform digital transmission and the digital recorder can be outputted.



### **LEGAL STATUS**

[Date of request for examination]

01.03.1999

[Date of sending the examiner's decision of

rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

3235200

[Date of registration]

28.09.2001

[Number of appeal against examiner's decision

of rejection]

#### (19)日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出顧公開番号

# 特開平6-78212

(43)公開日 平成6年(1994)3月18日

(51)Int.Cl.5

識別記号

庁内整理番号

FΙ

技術表示箇所

H 0 4 N 5/262

5/225

7337-5C

Z

審査請求 未請求 請求項の数2(全 6 頁)

(21)出願番号

特願平4-226888

(22)出願日

平成 4年(1992) 8月26日

(71)出願人 000005108

株式会社日立製作所

東京都千代田区神田駿河台四丁目 6番地

(72)発明者 井浦 則行

神奈川県横浜市戸塚区吉田町292番地株式

会社日立製作所映像メディア研究所内

(72)発明者 今出 宅哉

神奈川県横浜市戸塚区吉田町292番地株式

会社日立製作所映像メディア研究所内

(72)発明者 衣笠 敏郎

神奈川県横浜市戸塚区吉田町292番地株式

会社日立製作所映像メディア研究所内

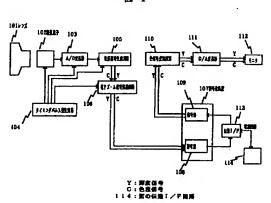
(74)代理人 弁理士 小川 勝男

#### (54) 【発明の名称 】 撮像装置

#### (57)【要約】

【構成】撮像素子の水平走査パルスの周波数を、撮像素子の有効画素数及び水平走査期間から規定される通常の水平走査パルスfoよりも高い周波数とし、かつ規格化されたサンプリング周波数f1の整数倍にし、電子ズーム信号処理回路を用いて水平方向のみf/fo倍に拡大することでディジタル伝送するための符号化装置やディジタル記録装置の入力規格に合致した映像信号を出力する。

【効果】本発明によれば、一般的な撮像素子を用いて規格化されたサンプリング周波数のディジタル映像信号を容易に生成できるので、大規模な変換回路を用いることなくテレビ電話等のディジタル伝送システムや、ディジタルVTRのようなディジタル記録装置との接続が容易な撮像装置を提供することができる。



GT 1

1

## 【特許請求の範囲】

【請求項1】タイミングパルス発生回路と、該タイミングパルス発生回路から供給される水平走査パルスに同期して信号を出力する撮像素子と、該撮像素子から出力される信号を処理し、映像信号を生成する映像信号生成回路と、該映像信号生成回路から出力される映像信号を水平方向に拡大する電子ズーム信号処理回路とを具備し、上記タイミングパルス発生回路は、上記撮像素子の有効画素数及び水平走査期間から規定される通常の水平走査パルスfoよりも高い周波数fの水平走査パルスを上記撮像素子に供給し、上記電子ズーム信号処理回路は、映像信号を水平方向にf/fo倍に拡大することを特徴とする撮像装置。

【請求項2】タイミングパルス発生回路と、該タイミングパルス発生回路から供給される水平走査パルスに同期して信号を出力する撮像素子と、該撮像素子から出力される信号を処理し、映像信号を生成する映像信号生成回路と、該映像信号生成回路から出力される映像信号を水平方向に拡大する電子ズーム信号処理回路と、該電子ズーム信号処理回路によって拡大された映像信号を所定のフォーマットでサンプリングする符号器とを具備し、上記タイミングパルス発生回路は、上記撮像素子の有効画素数及び水平走査期間から規定される通常の水平走査パルスf0よりも高い周波数で、かつ上記符号器のサンプリング周波数f1の整数倍の周波数fの水平走査パルスを上記撮像素子に供給し、上記電子ズーム信号処理回路は、映像信号を水平方向にf/f0倍に拡大することを特徴とする撮像装置。

#### 【発明の詳細な説明】

#### [0001]

【産業上の利用分野】本発明は撮像素子を用いた撮像装置に係り、特にディジタル伝送装置やディジタル記録装置に接続するのに好適な撮像装置に関する。

#### [0002]

【従来の技術】電話回線のディジタル化により、音声に 画像情報を付加して電話回線を用いて通信する、いわゆ るテレビ電話サービスが今後普及すると考える。映像信 号をテレビ電話用に符号化する際の信号規格としては、 テレビジョン学会誌Vol.46No.4,1992 年,117~120頁に記載のように、従来の映像信号 規格(NTSC方式等)とは異なった信号規格CIFが 標準規格になっている。従ってテレビ電話を構成するた めにはCIFの規格に合った撮像素子及び撮像装置が必 要になるが、現在そのような撮像素子は製品化されては おらず、一般的なビデオカメラ等の撮像装置より得られ たビデオ信号(アナログ信号)に、A/D変換、サンプ リング周波数変換等の処理を施してCIFの規格に合っ たサンプリング周波数の映像信号に変換していた。一 方、ディジタル記録装置へのニーズが高まっていること から、ディジタルVTRの開発も盛んに行われており、

2 . 45, No. 2

テレビジョン学会誌Vol. 45, No. 2, 1991年, 67~70頁に記載されているように、ディジタルVTRの規格が規定されている。しかしながらディジタルVTRに適した撮像装置は実現されるにいたっていない。

#### [0003]

【発明が解決しようとする課題】上記したようにテレビ電話システムを構成する上で、撮像されたアナログのビデオ信号をCIF規格のサンプリング周波数のディジタル信号に変換するには大規模な変換回路を用いなければならず回路規模の増大という問題があった。また、ディジタルVTR規格のサンプリング周波数のディジタル信号に変換するにも、大規模な変換回路を要していた。

【0004】本発明の目的は、上記の点に鑑みなされたもので、その目的とするところは、回路規模の増大を伴わずにCIF規格やディジタルVTR規格のサンプリング周波数に合致したディジタル映像信号を生成する撮像装置を提供することにある。

#### [0005]

20

30

【課題を解決するための手段】上記目的を達成するために、撮像素子の水平走査パルスの周波数を、撮像素子の有効画素数及び水平走査期間から規定される通常の水平走査パルスfoよりも高い周波数とし、かつ規格化されたサンプリング周波数f1の整数倍にする。すなわち水平走査パルスの周波数fを以下の条件を満たすように設定する。

[0006]

$$f = n f_1$$
 (nは自然数) · · · (1)  $f > f_0$ 

また、撮像素子の出力をサンプリング周波数 f でA/D 変換して特開平4-10783号に記載の公知技術(以下電子ズーム信号処理回路と呼ぶ)を用いて水平方向のみf/f0倍に拡大する。

#### [0007]

【作用】撮像素子の水平走査パルスを通常の周波数よりも高速のパルスとし、かつ規格化されたサンプリング周波数の n 倍の周波数のパルスを用いれば、1/nの簡単なサンプリングをしなおすだけで規格に合致したサンプリング周波数の映像信号を得ることができる。また f>f0としているため、撮像素子からは水平方向に縮小された信号が出力されるので、このままでは正常なアスペクト比を持った映像信号が得られないが、電子ズーム信号処理回路により水平方向にのみ f/f0倍に拡大することによって、アスペクト比が正常な映像信号が得られる。

## [0008]

50

【実施例】以下、本発明を図を用いて説明する。

【0009】図1は本発明の第1の実施例に係る撮像装置の構成図である。同図において、101はレンズ、102は撮像素子、103はA/D変換器、104はタイ

3 ミングパルス発生回路、105は映像信号生成回路、1 06は電子ズーム信号処理回路、107は符号化装置、 108は符号器、109は復号器、110は色信号変調 回路、111はD/A変換器、112はモニタ、113 は伝送 I / F回路、114は伝送 I / F回路と電話回線 でつながった別の伝送I/F回路であり、撮像素子10 2の具体例を図3に示す。上記構成において、レンズ1 01を通して撮像素子102に入力された光は図3に示 すホトダイオード301により光電変換される信号電荷 は垂直CCD302を経由して水平CCD303に転送 10 され、タイミングパルス発生回路104より供給される 水平走査パルスに同期して電圧変換されて出力される。 撮像素子102の出力信号は、A/D変換器103によ って、タイミングパルス発生回路104から供給される タイミングパルスでサンプリングされたディジタル信号 に変換される。A/D変換器103によりディジタル信 号に変換された信号は、γ補正等の公知の処理を行う映 像信号生成回路105により映像信号に変換される。映 像信号生成回路105の出力映像信号は、タイミングパ ルス発生回路104に制御された電子ズーム信号処理回 路106により信号処理で水平方向に拡大されて出力さ れる。電子ズーム信号処理回路106より出力される映 像信号は符号化装置107内の符号器108に入力さ れ、符号化装置107によって符号化された映像信号は 伝送 I / F回路 1 1 3 に入力され、電話回線を通じて別 の伝送 I / F回路 1 1 4 に接続される。そして別の伝送 I/F回路114より出力された信号は、電話回線を通 じて伝送I/F回路113に入力され、伝送I/F回路 113の出力信号は、符号化装置107内の復号器10 9によって復号されて色信号変調回路110に出力さ れ、色信号を変調した後D/A変換器111に入力され る。D/A変換器111によってアナログ信号に変換さ れた映像信号は、モニタ112に入力され受像される。

【0011】レンズ101を通して入力された光を光電変換するために撮像素子102に配されたホトダイオード301は一般的に有効画素と呼ばれており、有効画素数水平510画素、垂直492画素の一般的なNTSC用撮像素子を用いた場合、正規のアスペクト比が得られる。本平走査パルスの周波数は9.6MHzであり、9.6MHzの水平走査パルスを用いると図4に示す出力信号が得られる。本実施例においては水平走査パルスとして9.6MHzよりも高速であり、かつCIFのサンプリング周波数6.75MHzの整数倍(2倍)にあたる13.5MHzのパルスをタイミングパルス発生回路104で発生させる。撮像素子102からは、正規のアスペクト比よりも9.6/13.5の比率で水平方向に縮小された図5に示す信号が出力される。撮像素子102の出力はA/D変換器103に入力され、サンプリング周波数が50

【0010】次に、本発明の第1の実施例の詳細を説明

する。

13.5MHzのディジタル信号に変換されて映像信号生成回路105に出力される。映像信号生成回路105は、水平方向に9.6/13.5の比率で縮小された映像信号を生成し、電子ズーム信号処理回路106は水平方向に13.5/9.6倍の拡大を13.5MHzのサンプリング周波数で行う。従って、13.5MHzのサンプリング周波数で正常なアスペクト比を持った図6に示す映像信号が得られる。サンプリング周波数をCIFの定

Hzサンプリングの映像信号を2個に1個の割合でサンプリングしなおせば容易に実現できる。 【0012】本実施例において、用いる撮像素子を変更

める 6. 75 MHz に変換するには、上記した 13. 5 M

(1)式に定めた条件による周波数としてタイミングパルス発生回路104より供給することで、容易に対応できる。

する場合は、撮像素子の水平走査パルス周波数を、

【0013】以下、本発明の第2の実施例を図2を用いて説明する。

【0014】図2において、201はレンズ、202は 撮像素子、203はA/D変換器、204はタイミング パルス発生回路、205は映像信号生成回路、206は 電子ズーム信号処理回路、207はディジタル記録装 置、208は符号器、209は復号器、210は記録装 置、211は色信号変調回路、212はD/A変換器、 213はモニタであり、上記構成は前述の実施例と共通 する部分があり、異なる点について以下に説明する。符 号器208は入力されたディジタル映像信号を規定され たフォーマットに変換し、変換された映像信号は記録装 置210に記録される。再生時には復号器209で規定 されたフォーマットからY、Cのビデオ信号に変換し、 色信号変調回路211に出力される。

【0015】次に、本発明の第2の実施例の詳細を説明 する。

【0016】撮像素子202として前述したように有効 画素数水平510画素、垂直492画素の一般的なNT SC用撮像素子を用いた場合、正規のアスペクト比が得られる水平走査パルスの周波数は9.6MHzであり、9.6MHzの水平走査パルスを用いると図4に示す出力信号が得られる。一方、上記文献2に示されるように、4:2:2ディジタルVTR規格におけるサンプリング周波数は13.5MHzである。したがって、本実施例においては水平走査パルスとして9.6MHzよりも高速であり、かつディジタル記録装置207のサンプリング周波数の整数倍(1倍)にあたる13.5MHzのパルスをタイミングパルス発生回路204より得る。

【0017】撮像素子202からは、正規のアスペクト 比よりも9.6/13.5の比率で水平方向に縮小され た図5に示す信号が出力される。撮像素子202の出力 はA/D変換器203に入力され、サンプリング周波数 が13.5MHzのディジタル信号に変換されて映像信号 5

生成回路205に出力される。映像信号生成回路205 は、水平方向に9.6/13.5の比率で縮小された映 像信号を生成し、電子ズーム信号処理回路206は水平 方向に13.5/9.6倍の拡大を13.5MHzのサン プリング周波数で行なう。したがって、13.5MHzの サンプリング周波数で正常なアスペクト比を持った図6 に示す映像信号が得られる。この場合、4:2:2ディ ジタルVTR規格のサンプリング周波数と一致するの で、前記実施例のようにサンプリングしなおす必要はな ٧١<sub>0</sub>

【0018】本実施例においても、用いる撮像素子を変 更する場合は、撮像素子の水平走査パルスを、(1)式 に定めた条件による周波数としてタイミングパルス発生 回路204より供給することで、容易に対応できる。

[0019]

【発明の効果】以上のように本発明によれば、大規模な 変換回路を用いることなく一般的な撮像素子を用いて規 格化されたサンプリング周波数の映像信号を容易に生成 することができる。またテレビ電話等のディジタル伝送 システムだけでなく、ディジタルVTRのようなディジ 20 201…レンズ タル記録装置との接続も容易になる。

#### 【図面の簡単な説明】

【図1】本発明の第1の実施例に係る撮像装置の構成を 示すブロック図である。

【図2】本発明の第2の実施例に係る撮像装置の構成を 示すブロック図である。

【図3】本発明の第1及び第2の実施例に係る撮像素子 の内部構成を示すブロック図である。

【図4】本発明の第1及び第2の実施例に係る撮像素子 からの出力信号を示すタイミングチャートである。

【図5】本発明の第1及び第2の実施例に係る撮像素子 からの出力信号を示すタイミングチャートである。

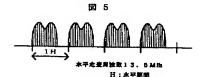
【図6】本発明の第1及び第2の実施例に係る電子ズー ム信号処理回路からの映像信号出力を示すタイミングチ ヤートである。

#### 【符号の説明】

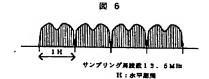
- 101…レンズ
- 102…撮像素子
- 103…A/D変換器
- 104…タイミングパルス発生回路
- 105…映像信号生成回路
- 10 106…電子ズーム信号処理回路
  - 107…符号化装置
  - 108…符号器
  - 109…復号器
  - 110…色信号変調回路
  - 111…D/A変換器
  - 112…モニタ
  - 113…伝送 I / F回路
  - 114…伝送 I / F回路と電話回線でつながった別の伝 送I/F回路
- - 202…撮像素子
  - 203…A/D変換器
  - 204…タイミングパルス発生回路
  - 205…映像信号生成回路
  - 206…電子ズーム信号処理回路
  - 207…ディジタル記録装置
  - 208…符号器
  - 209…復号器
  - 210…記録装置
- 30 211…色信号変調回路
  - 212…D/A変換器
  - 213…モニタ

【図4】

【図5】

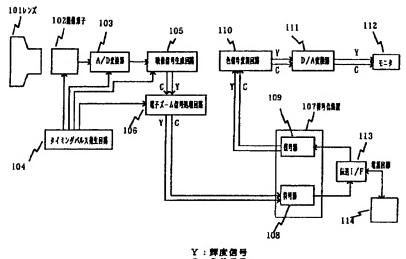


[図6]



## 【図1】

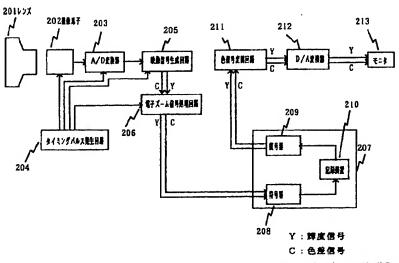
## 図 1



#### Y: 輝度信号 C:色差信号 114:別の伝送I/F回路

## 【図2】

## 図 2

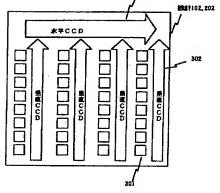


207:ディジタル記録装置

【図3】

図 3





301: ホトダイオード